

## Силабус дисципліни

Назва дисципліни, обсяг у кредитах ЄКТС	Проектування мікропроцесорних систем, 7 кредитів
Загальна інформація про викладача	Дзюба Володимир Володимирович, б/с, б/з, старший викладач кафедри «Електронні обчислювальні машини», (+38056) 373-15-89 vladz.dzu@gmail.com
Семестр, у якому можливе (планується) вивчення дисципліни	Бакалаври – 7 семестр
Факультети/ННЦ, студентам яких пропонується	Комп'ютерних технологій і систем
Перелік компетентностей та результатів навчання, що забезпечує дисципліна	Здатність до абстрактного мислення, аналізу і синтезу; Здатність застосовувати знання на практиці; Здатність розв'язувати поставлені задачі та приймати відповідні рішення; Здатність проектувати, впроваджувати та обслуговувати комп'ютерні системи та мережі різного виду та призначення; Знати і розуміти наукові і математичні положення, що лежать в основі функціонування комп'ютерних засобів, систем та мереж; Знати основи професійно-орієнтованих дисциплін спеціальності; Вміти поєднувати теорію і практику, а також приймати рішення та виробляти стратегію діяльності для вирішення завдань спеціальності з урахуванням загальнолюдських цінностей, суспільних, державних та виробничих інтересів. Здатність адаптуватись до нових ситуацій, обґрунтовувати, приймати та реалізовувати у межах компетенції рішення
<b>Опис дисципліни</b>	
Попередні умови, необхідні для вивчення дисципліни	Вивчення дисципліни «Комп'ютерні системи збору інформації»
Основні теми дисципліни	Класифікація мікропроцесорів Архітектура, класична структура ЕОМ Структурна схема класичного 8 розрядного мікропроцесору Шина адреси, Організація шини управління Системний контролер Допоміжні БІС Проектування паралельного вводу/виводу Проектування послідовного вводу/виводу Контролер переривань денна форма навчання – 210 годин курсорова робота
Мова викладання	Українська
Список основної та додаткової літератури	Хмарський, Ю. І. Архітектура комп'ютерів. Проектування інформаційно-керуючих систем на базі однокристальних ЕОМ : у двох частинах: навч. посібник для вузів. Ч. 1 / Ю. І. Хмарський . - Дніпропетровськ : Дніпропетр. нац. ун-т залізн. трансп. ім. акад. В. Лазаряна, 2015. - 114 с.

	<p>Совин, Я. Р. Мікропроцесори в системах технічного захисту інформації : навч. посібник / Я. Р. Совин, Ю. М. Наконечний ; Львів. політех. - Л. : Львівська політехніка, 2011. - 308 с.</p> <p>Мікропроцесорна техніка : Підручник для вузів / Ю. І. Якименко [та ін.] ; за ред. Т. О. Терещенко. - 2-ге вид., перероб. та доп. - К. : Кондор, 2008. - 594 с.</p> <p>Локазюк, В. М. Мікропроцесори та мікроЕОМ у виробничих системах : Посібник для вузів / В. М. Локазюк . - К. : Академія, 2002. - 368 с.</p>
--	---